



Instituto de Estudios de
Ciencias de la Salud
de Castilla y León

En relación al proceso de selección para la contratación de un/a Ingeniero en Informática y Electrónica para trabajar en la Unidad de Sueño-Ventilación (Servicio de Neumología) del Hospital Río Hortega de Valladolid, y una vez realizada la valoración a los candidatos convocados; por:

- D. Alberto Caballero, Director Gerente de la Fundación Instituto de Estudios de Ciencias de la Salud de Castilla y León.
- D. Félix del Campo Matías, Jefe de Servicio de Neumología del Hospital Universitario Río Hortega de Valladolid.

SE CONVOCA, al aspirante abajo descrito que cumple los requisitos exigidos en la convocatoria, a la realización de la entrevista personal que tendrá **lugar el día 1 de JULIO de 2016 a las 10:00 horas, en la Unidad de Investigación del Hospital Universitario Río Hortega de Valladolid.**

⇒ **FERNANDO MORENO TORRERO**

Requisitos previos: SE CUMPLEN

TITULACIÓN REQUERIDA:

- Titulación requerida:
 - Ingeniero en Informática e
 - Ingeniero en Electrónica(La posesión de ambas titulaciones es requisito imprescindible).
- Experiencia demostrable de al menos 2 años como ingeniero de diseño y desarrollo de sistemas electrónicos.
- Desarrollo de al menos 1 proyecto centrado en la implementación de algoritmos de reconocimiento automático de patrones mediante sistemas de clasificación basados en Maquinas Vector Soporte (*support vector machine*, SVM).

Baremación de curriculum y experiencia profesional obtenida 19,8 puntos

- **Experiencia en la implementación de clasificadores basados en máquinas vector soporte (*support vector machine*, SVM), (hasta 15 puntos):**
 - Implementación de algoritmos de reconocimiento automático de patrones basados en la extracción, selección y clasificación de características en espacios de alta dimensionalidad. **2,4 PUNTOS**
 - Diseño, implementación y validación de clasificadores SVM, tanto binarios como n-arios. **2,4 PUNTOS**
- **Experiencia como Ingeniero Electrónico (hasta 10 puntos):**
 - Desarrollo de sistemas embebidos en entornos de tiempo real, con al menos dos microcontroladores, en ámbitos tanto analógicos como digitales. **5 PUNTOS.**
 - Desarrollo e implementación de sistemas electrónicos. Diseño de aplicaciones electrónicas (analógicas y digitales) tanto a nivel de diseño (esquema electrónico) como de implementación (desarrollo de PCB). **5 PUNTOS.**
- **Experiencia como Ingeniero Informático (hasta 5 puntos):**
 - Desarrollo software de aplicaciones de usuario en entornos Windows. Se valorará el uso de distintos lenguajes de programación (C, C++, C#, Java), así como el manejo de diferentes bases de datos (Access, SQL). **5 PUNTOS.**

D. Alberto Caballero García



A handwritten signature in blue ink, appearing to be 'Felix del Campo Matías'.

D. Felix del Campo Matías

A handwritten signature in blue ink, appearing to be 'D. Beatriz Rodríguez Rodríguez'.